

Politechnika Świętokrzyska
25 – 314 Kielce
Al. Tysiąclecia Państwa Polskiego 7

Kielce, dnia 02.12.2020 r.

ATZ-381/87-5/20

WSZYSCY WYKONAWCY

Dot. postępowania o udzielenie zamówienia publicznego, prowadzonego w trybie przetargu nieograniczonego na dostawę wyspecjalizowanego rekonfigurowalnego systemu obliczeniowego FPGA dla Politechniki Świętokrzyskiej w ramach realizacji projektu pn.: „CENWIS – Centrum Naukowo-Wdrożeniowe Inteligentnych Specjalizacji Regionu Świętokrzyskiego” [Umowa nr RPSW.01.01.00-26-0001/17-00] współfinansowanego z Europejskiego Funduszu Rozwoju Regionalnego w ramach Regionalnego Programu Operacyjnego Województwa Świętokrzyskiego na lata 2014÷2020 [Oś Priorytetowa 1: „Innowacje i Nauka” Działanie 1.1. „Wsparcie Infrastruktury B+R”]

Nr ogłoszenia w Dz.Urz UE: 2020/S 219-537182 z dnia 10.11.2020, znak: ATZ-381-87/20

W związku z wniesionymi zapytaniem wykonawców o wyjaśnienie niektórych zapisów Specyfikacji Istotnych Warunków Zamówienia, Zamawiający stosownie do art. 38 ust. 1 i 2 ustawy z dnia 29 stycznia 2004 r. Prawo zamówień publicznych. (t.j. Dz.U. z 2019 r., poz. 1843), zwanej dalej Pzp, wyjaśnia co następuje:

PYTANIA

1. Pytanie dot. Załącznika nr 1 do SIWZ – OPZ: Część III Wysokowydajny serwer (Serwer dla akceleratorów FPGA)

Zamawiający wymaga:

„Procesor obsługujący nie mniej niż 16 wątków, obsługujący pamięci typu DDR4.

Wydzielanie ciepła na poziomie 85 W. W teście (cpubenchmark.net) osiągający nie mniej niż 13110 punktów,”

Tak wyspecyfikowany procesor wskazuje na oczekiwanie dostarczenia serwera z jednym procesorem, który technologicznie posiada 48 linii PCIe, a tym samym nie ma możliwości obsłużyć wyspecyfikowanych w Części II kart FPGA wraz z wymaganymi wraz z serwerem pozostałymi kartami rozszerzeń.

Czy zamawiający oczekuje jednego zainstalowanego procesora czy dwóch?

Czy zamawiający oczekuje, że wszystkie karty dostarczone w Części II będą możliwe do zainstalowania jako dodatkowe i będą poprawnie działać z pełną przepustowością złącza PCIe w oferowanym serwerze jednocześnie?

2. Pytanie dot. części I. Według naszej najlepszej wiedzy nie ma obecnie na rynku płyty głównej spełniającej wszystkie wymogi Zamawiającego. Proszę o dopuszczenie płyty bez "PCI Express Gen 4 x8 co najmniej 1".

ODPOWIEDZI

Ad. 1. W zamówieniu oczekiwana jest dostawa serwera z jednym procesorem. W serwerze planowane jest wykorzystanie 4 kart akceleratorów jednego rodzaju dopuszczając pracę ze zmniejszoną przepustowością złącz PCI-E.



Ad. 2. Zamawiający dopuszcza płytę bez "PCI Express Gen 4 x8 co najmniej 1" i dokonuje zmiany w opisie części I przedmiotu zamówienia.

Jednocześnie na podstawie art. 38 ust. 4 Pzp Zamawiający dokonuje zmiany:

- w części I i III opisu przedmiotu zamówienia. W załączeniu zmieniony opis przedmiotu zamówienia z zaznaczonymi na szary kolor zmianami;

- ust. 1 w pkt XII **Miejsce i termin składania ofert** oraz ust. 1 w pkt XIII SIWZ **Miejsce i termin otwarcia ofert**, które w miejsce dotychczasowych otrzymują brzmienie:

„XII. MIEJSCE I TERMIN SKŁADANIA OFERT

1. Ofertę należy złożyć za pośrednictwem Platformy w terminie **do 18.12.2020 r. do godz.12⁰⁰**

„XIII. MIEJSCE I TERMIN OTWARCIA OFERT

1. Otwarcie ofert nastąpi w dniu **18.12.2020 r. o godz.13⁰⁰** za pośrednictwem Platformy poprzez odszyfrowanie przez Zamawiającego. Otwarcie ofert jest jawne.

Otwarcie ofert nastąpi w Politechnice Świętokrzyskiej w Kielcach, Al. Tysiąclecia Państwa Polskiego nr 7 (Budynek „B”), pokój nr 2.33”

REKTOR

prof. dr hab. inż. Zbigniew Koruba



